

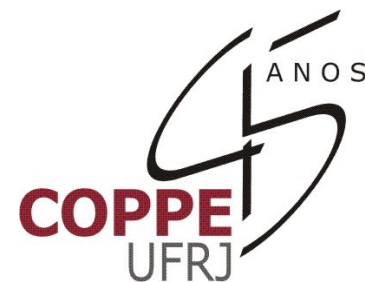
# Circuitos Lógicos

## EEL280

Daniel R. Figueiredo

LAND – COPPE/PESC – UFRJ

2011/1



# Professor

- Daniel R. Figueiredo  
daniel@land.ufrj.br  
Sala H-304 (COPPE/PESC)



# Monitor

- Em fase de decisão
- Horário de antedimento semanal (ver website)

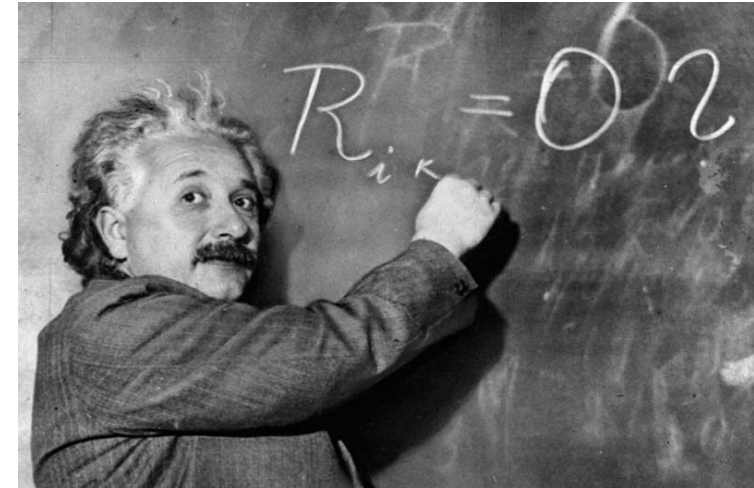
# Informações

- Website: <http://www.land.ufrj.br/~daniel/CL>
  - notas de aula (slides)
  - listas de exercícios
  - datas de provas, dicas, etc.
- Lista de email do curso (ver website)
  - comunicação entre professor e alunos

**Visitem a Página do Curso!**

# Presença

- Obrigatória para quem precisa!
- Prova final somente para quem tem ao menos **70% de presença**



- Exemplos:

- média 7.4 (P1, P2, Trabs), presença 35% ← **Aprovado!**
- média 5.7 (P1, P2, Trabs), presença 55% ← **Reprovado!**
- média 6.3 (P1, P2, Trabs), presença 75% ← **Prova Final!**

# Lista de Presença

- Aluno deve assinar lista de presença
- Lista recolhida **15 minutos** depois do início da aula
- **Não pode assinar pelo colega!**
- Total de aulas: em torno de 25
- Você pode faltar até 7 aulas!
  - e ainda estar acima de 70%



# Horário das Aulas

- Aulas terão início às 8:15 e 13:15
- pontualmente!

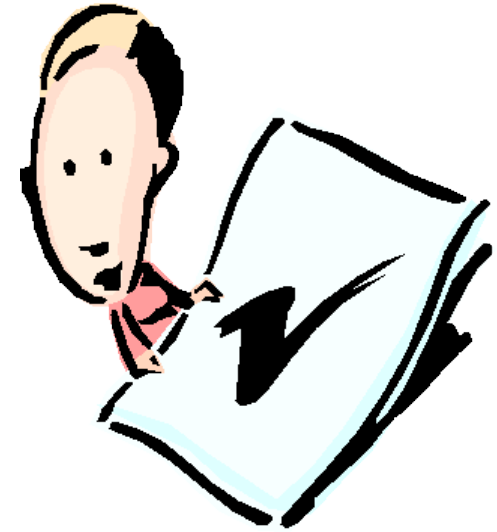


- Se você vive atrasado
  - aula começa às 8h e 13h



# Avaliação

- Duas provas, mais prova final (se necessário)
- Trabalhos práticos, apresentação em aula
- 6 ou 7 listas de exercícios
- Listas não valem nota, entretanto...
  - provas serão baseadas nas listas
  - (pequena) ajuda no final (se necessário)
- Cálculo das médias
  - P1: 35%, P2: 40%, Trabs: 25%
  - Média 7 (aprovado sem final); média 5 (com prova final)



# Segunda Chamada

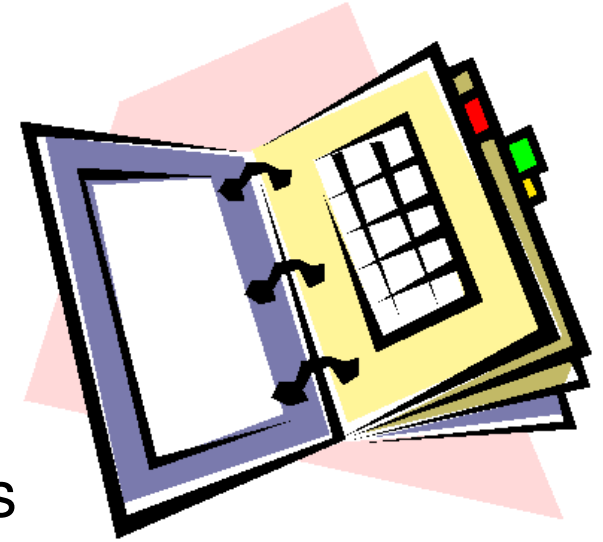
- Somente com atestado médico
  - ou boa justificativa comunicada **antes** de perder a prova
- Prova com toda a matéria
  - aplicada depois da prova final





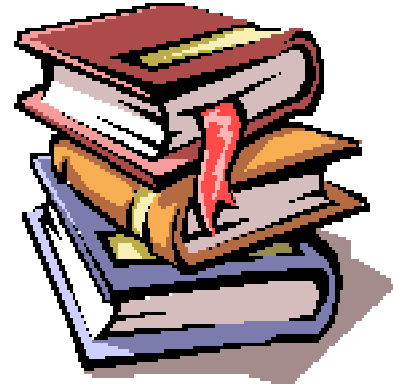
# Programação (tentativa)

- Introdução (4 aulas)
  - histórico, sistemas digitais, bases numéricas, representação numérica, símbolos
- Circuitos combinacionais (10 aulas)
  - funções lógicas, algebra de Boole, mintermos maxitermos, simplificação mapas de Karnaugh, codificadores, multiplexadores, comparadores, circuitos aritméticos
- Circuitos sequenciais (10 aulas)
  - memória, flip-flop, contadores, registradores, diagrama de estados, VHDL



# Livros e Referências

- "Eletrônica Digital: Curso Prático e Exercícios" por A. Mendonça e R. Zelenovsky, 2004.
- "Digital Systems: Principles and Applications" por R. J. Tocci, N. S. Widmer, e G. L. Moss, 11th Edition, 2010
- Ver também tradução da 10a. edição para o Português.
- "Digital Design: Principles and Practices" por John F. Wakerly, 4th Edition, 2005.
- Wikipedia: "digital circuit"
- Outros livros



**Disponíveis na Biblioteca!**

# Recomendação para Sucesso

- Venham às aulas
  - participem das discussões
- Façam as listas de exercícios
  - provas serão baseadas nas listas
- Utilizem o horário de atendimento
  - não deixem dúvidas acumularem
- Aprendam a matéria
  - não tentem decorá-la!



# Dúvidas

- Perguntas ou comentários?

